**Cuestiones tema 1**

1. Indica si las siguientes afirmaciones son verdaderas o falsas marcando la columna correspondiente

| **V** | **F** | **Afirmación** |
| --- | --- | --- |
|  | x | La memoria DDR3 realiza seis transferencias por ciclo de reloj |
| x |  | Los módulos de memoria DIMM SDR SDRAM eran de 168 contactos |
|  | x | La memoria RAM dinámica no necesita ser refrescada nunca |
|  | x | La memoria SDRAM sólo se provee en módulos DDR y DDR3 |
| x |  | Para las memorias caché se utiliza tecnología SRAM |
| x |  | La memoria SRAM es más rápida que la memoria DRAM |
|  | x | Un módulo PC2-800 significa que es memoria DDR2 con una capacidad máxima de transferencia de 6.400MB/s |
|  | x | Un zócalo de memoria DIMM nos permite albergar en el cualquier tipo de módulo: DDR, DDR2 o DDR3 |
| x |  | Los módulo de memoria DDR2 y DDR3 son del mismo tamaño pero la muesca no está situada en el mismo sitio. |
| x |  | Con la tecnología de triple canal se triplica el ancho de banda respecto al único canal. |
| x |  | Una memoria DDR3 1600 con triple canal alcanzaría un ancho de banda de 38400Mb/s |
|  | x | En un conector IDE puedo conectar hasta 4 dispositivos |
|  | x | El bus ISA se utiliza en la actualidad para conectar tarjetas de expansión como una tarjeta de red o una tarjeta gráfica |
| x |  | En las placas AMD la comunicación del micro con otros componentes de la placa se realiza mediante un bus Hypertransport |
| x |  | Los buses PCI-Express pueden ser de x1, x4,x16 o x32 x64 canales. |
|  | x | IDE es una conexión serie para conectar unidades ópticas como una grabadora de DVD |
|  | x | SCSI es una conexión paralelo que sólo sirve para conectar discos duros. |
| x |  | SATA es una conexión serie evolución de PATA para conectar discos duros y unidades ópticas |
|  | x | SAS es una conexión en paralelo evolución de SCSI |
|  | x | El encapsulado del micro es la carcasa que rodea la oblea de silicio del micro y es completamente independiente del socket de la placa base. |
| x |  | La caché de nivel 3 es más grande y más lenta que la caché de nivel 1. |
|  | x | La caché de nivel 2 es compartida por todos los núcleos. |
|  | x | La memoria auxiliar es más rápida que la memoria principal. |
|  | x | La memoria auxiliar es no volátil, es decir, la información no desaparece cuando se le deja de suministrar corriente eléctrica. |
| x |  | La arquitectura de Von Neumann estableció el modelo básico de los computadores digitales |
|  | x | En la arquitectura de Von Neumann la memoria principal es considerada el cerebro del ordenador |
| x |  | La función de la unidad central de procesos es controlar todo el sistema. |
|  | x | Los registros de la CPU tienen el mismo tamaño que la memoria RAM |
| x |  | La memoria ROM no es volátil, es de sólo lectura y contiene el software básico para poder cargar los sistemas operativos desde los periféricos de entrada/salida a la memoria principal |
|  | x | La memoria RAM es no volátil y de accesos aleatorio. |